

---

## *Indice*

### Laboratorio de Electrónica:

1.- Familias lógicas, TTL	3
2.- Familias lógicas, CMOS.	11
3.- Circuitos lógicos, puertas especiales.	15
4.- Adaptadores TTL/CMOS.	21
5.- Circuitos y subsistemas combinacionales.	25
6.- Circuitos de reloj y temporización I	31
7.- Circuitos de reloj y temporización II	37
8.- Circuitos combinacionales I	43
9.- Circuitos combinacionales II	49
10.- Circuitos secuenciales I	57
11.- Circuitos secuenciales II	61
12.- Circuitos secuenciales III	67

### Laboratorio de Simulación:

13.- Pspice. Familias lógicas I.	75
14.- Pspice. Familias lógicas II.	85
15.- Pspice. Diseño jerárquico ascendente	95
16.- Pspice. Diseño jerárquico descendente	99
17.- Pspice. Circuitos de reloj y temporización I	105
18.- Pspice. Circuitos de reloj y temporización II	113
19.- Pspice. Circuitos combinacionales I.	119
20.- Pspice. Circuitos combinacionales II	125
21.- Pspice. Circuitos secuenciales I.	131
22.- Pspice. Circuitos secuenciales II.	137
23.- Pspice. Conversores A/D y D/A	145

### Apéndices:

A1.- Familias lógicas. Características.	157
A2.- Soluciones a las simulaciones.	177
A3.- Elementos digitales en Pspice.	199

Bibliografía	205
--------------	-----