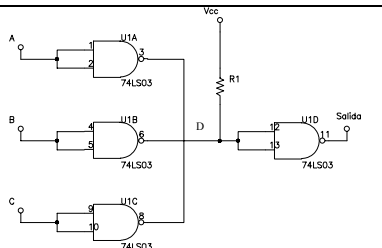
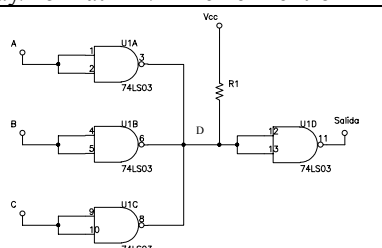
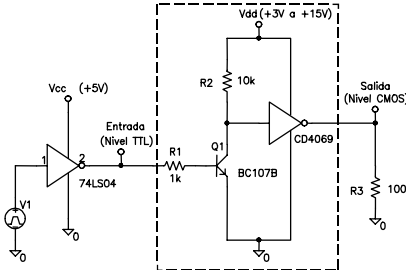
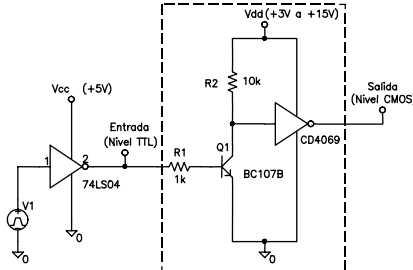
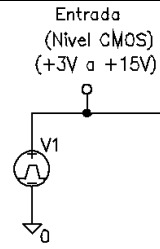
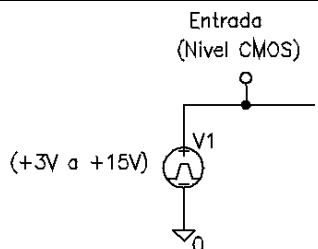
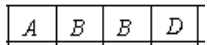
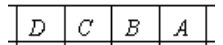
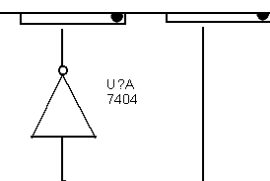
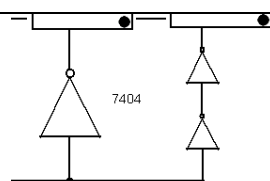


FE DE ERRATAS (SPUPV - 2000.165)

Página	En...	Dice ...	Debe decir ...																																																	
8	Primer párrafo	5Vpp	Niveles TTL																																																	
8	Segundo párrafo	Pulsar la tecla de función X-Y del osciloscopio	Pulsar la tecla de función X-Y del osciloscopio Phillips o la tecla Display/Format XY/XY en el Tektronix																																																	
19	Figura 3.10																																																			
21	Figura 4.1																																																			
22	Figura 4.2																																																			
23	Segundo párrafo	...generador de funciones...	... generador de funciones (o la fuente de alimentación)...																																																	
23	Tabla 4.2	<table border="1" data-bbox="566 1299 837 1444"> <thead> <tr> <th>VENTRADA(V)</th> <th>V_{CD4069}(V)</th> <th>V_{SALIDA}(V)</th> </tr> </thead> <tbody> <tr><td>0</td><td></td><td></td></tr> <tr><td>3</td><td></td><td></td></tr> <tr><td>5</td><td></td><td></td></tr> <tr><td>9</td><td></td><td></td></tr> <tr><td>12</td><td></td><td></td></tr> <tr><td>15</td><td></td><td></td></tr> </tbody> </table>	VENTRADA(V)	V _{CD4069} (V)	V _{SALIDA} (V)	0			3			5			9			12			15			<table border="1" data-bbox="981 1299 1396 1444"> <thead> <tr> <th>Nivel lógico</th> <th>VENTRADA(V)</th> <th>V_{SALIDA DEL CD4069}(V)</th> <th>V_{SALIDA}(V)</th> </tr> </thead> <tbody> <tr><td>0</td><td>0</td><td></td><td></td></tr> <tr><td>1</td><td>3</td><td></td><td></td></tr> <tr><td>1</td><td>5</td><td></td><td></td></tr> <tr><td>1</td><td>9</td><td></td><td></td></tr> <tr><td>1</td><td>12</td><td></td><td></td></tr> <tr><td>1</td><td>15</td><td></td><td></td></tr> </tbody> </table>	Nivel lógico	VENTRADA(V)	V _{SALIDA DEL CD4069} (V)	V _{SALIDA} (V)	0	0			1	3			1	5			1	9			1	12			1	15		
VENTRADA(V)	V _{CD4069} (V)	V _{SALIDA} (V)																																																		
0																																																				
3																																																				
5																																																				
9																																																				
12																																																				
15																																																				
Nivel lógico	VENTRADA(V)	V _{SALIDA DEL CD4069} (V)	V _{SALIDA} (V)																																																	
0	0																																																			
1	3																																																			
1	5																																																			
1	9																																																			
1	12																																																			
1	15																																																			
34	Cuarto párrafo	La alimentación de alimentación...	La tensión de alimentación...																																																	
34	Figura 6.5	d1n4001	d1n4007																																																	
35	Figura 6.6	Quitar del eje X las referencias V(Q1:c) y V(R6:1)																																																		
45	Figura 8.3	Decodificador compartido	Circuito de ánodo común																																																	
44	Tabla 8.1																																																			
49	Figura 9.1																																																			
82	Figura 13.14	CD4009	CD4009A																																																	
83	Figura 13.16	CD4009	CD4009A																																																	
86	Último párrafo	D1N5711/27C/RAD2	D1N5711																																																	
86	Penúltima línea	...en la salida.	...en la salida (visualizada mediante un																																																	

			elemento "viewpoint")
95	Figura 15.1	El elemento "viewpoint" de salida no debería aparecer en el dibujo.	
97	Primer párrafo	Aclarar que sólo se debe incluir esa línea, y que las diferentes referencias de tipo "LIB??" deben ser consecutivas.	
101	Primer párrafo	La numeración del punto 16.2.3 no corresponde con la real. Ignorarla.	
107	Primer párrafo	...apartado 7.3.5	...apartado 15.2.1
109	Título 17.3	Aestable con puertas NOT CD4069A	Aestable con puertas NOT CD4009A
109	Figura 17.10	Circuito aestable con NOT 4069	Circuito aestable con NOT CD4009A
109	Figura 17.13	Formas (...) con CD4069A	Formas (...) con CD4009A
111	Primer párrafo	(...) sustituya las puertas CD4069A (...)	(...) sustituya las puertas CD4009A (...)
112	Primer párrafo	(...) con el CD4069A y el (...)	(...) con el CD4009A y el (...)
117	Figura 18.8	Sustituir el BC107A por el Q2N2222 (el BC107 no existe en esta versión del pspice)	
125	Primer párrafo	Se continua...	Se continúa...
125	Primer párrafo	...un circuitos...	...un circuito...
125	Primer párrafo	...como el que se montó...	...similar al que se montó...
129	Apartado 20.2.2	Apartado 20.2.2	Apartado 20.3.2
NOTA: En este capítulo la numeración está mal realizada.			
132	Tabla 21.1	Entrada "Set"	Entrada \overline{PRE} (JK)
132	Tabla 21.1	Entrada "Reset"	Entrada \overline{CLR} (JK)
132	Apartado 21.3.1	Contador 0..99 con ...	Contador 0..99 con borrado y carga con...
133	Figura 21.4	Contador 0..99	Contador 0..99 con borrado y carga
133	Primer párrafo	(ver apartado 6.3.1)	(ver apartado 11.2.1)
138	Figura 22.3	2us, 4us, 6us, 8us, 10us (Eje X)	0.2us, 0.4us, 0.6us, 0.8us y 1us
159	Primera ecuación	$R_x \leq \frac{V_{CC\min} - V_{OH}}{N_1 \cdot I_{OH} + N_2 \cdot I_{IH}}$	$R_{x\max} = \frac{V_{CC(MIN)} - V_{OH}}{N_1 \cdot I_{OH} + N_2(HIGH) \cdot 40\mu A}$
159	Segunda ecuación	$R_x \geq \frac{V_{CC\max} - V_{OL}}{I_{OL} - N_2 \cdot I_{IL}}$	$R_{x\min} = \frac{V_{CC(MAX)} - V_{OL}}{I_{OL} - N_2(LOW) \cdot 1,6mA}$
159	N ₂	Número de entradas conectadas a las salidas OC	Fan-in equivalente (en U.L.) visto por el segundo circuito (número de salidas*Fan-in individual)
159	Primera ecuación	$R_x \geq \frac{V_{CC\max} - V_{OL}}{I_{OL} - N_2 \cdot I_{IL}} = \frac{5,25V - 0,5V}{8,0mA - 10,4mA} = \frac{4,75V}{7,6mA} = 625\Omega$	$R_{x\min} = \frac{V_{CC(MAX)} - V_{OL}}{I_{OL} - N_2(LOW) \cdot 1,6mA} = \frac{5,25V - 0,5V}{8,0mA - 1,6mA} = \frac{4,75V}{6,4mA} = 742\Omega$
159	Segunda ecuación	$R_x \leq \frac{V_{CC\min} - V_{OH}}{N_1 \cdot I_{OH} + N_2 \cdot I_{IH}} = \frac{4,75V - 2,4V}{4 \cdot 0,1mA + 10 \cdot 0,2mA} = \frac{2,35V}{0,42mA} = 5,60k\Omega$	$R_{x\max} = \frac{V_{CC(MIN)} - V_{OH}}{N_1 \cdot I_{OH} + N_2(HIGH) \cdot 40\mu A} = \frac{4,75V - 2,4V}{4 \cdot 100\mu A + 2 \cdot 40\mu A} = \frac{2,35V}{0,48mA} = 4,9k\Omega$
159	N ₂	N ₂ 1	N ₂ (LOW) 4·0,25 U.L.= 1 U.L. N ₂ (HIGH) 4·0,5 U.L.= 2 U.L.
159	Penúltimo párrafo	(...) entre 625 Ω y 5,60 kΩ sería (...)	(...) entre 742 Ω y 4,9 kΩ sería (...)
163	Antepenúltimo párrafo	1.3V para LSTTL	1.3V para LSTTL y la mitad de la tensión de alimentación en el caso de CMOS
163	Penúltimo párrafo	1.3V para LSTTL	1.3V para LSTTL y la mitad de la tensión de alimentación en el caso de CMOS